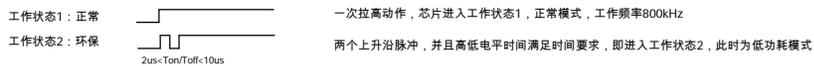


## 说明：

1. 可通过GPIO配置AW3632的EN引脚，使其工作在不同模式如下



2. 当使能脚拉低500us以上，即进入关断模式

3. 对于手机只有一个USB端口的情况，AW3632的输出与充电芯片的输入相连，因此它的使能需设置为与充电功能互斥  
 即进行充电时将AW3632关断、打开OTG时将充电关断，避免在板上形成电流的自循环

4. 所有外围器件尽量靠近芯片。CIN、COUT、CFLY1 和CFLY2 分别靠近对应的芯片管脚

5. 为了更好地散热和降低噪声，芯片的散热焊盘，GND管脚尽可能直接连到PCB大面积铺地层

6. VBUS端口加入R3与C5串联电路，可减弱USB线热插拔产生的过冲

7. 虚线框内的肖特基和TVS是为了保护芯片不被电网涌动产生的浪涌损坏，二者可同时加入，也可只加其一，  
 根据防护等级要求的选择

**其中肖特基仅推荐于OTG应用时加入**，可使用手机上常见的串联背肖特基，如RB551VM

TVS可用于OTG和充电宝应用，推荐型号为ESD9X7V或ESD5601W

Company	Shanghai Awinic Electronic Technology
Title	AW3632 DNR单USB口应用参考设计
Version	1.1
Date	