

超大音量、纤小封装、防破音、超低 EMI、第三代 K 类音响功率放大器

特性

- 第三代 K 类功放：AW8733
- 纤小的 3mm×3mm 20-Pin TQFN 封装
- 输出功率 2.0W
- 具有防破音（NCN）功能
- 增益可选：12dB，16dB，24dB，27.5dB
- 一线脉冲方式控制四个工作状态
- 优异的“噼噍-咔嚓”（Pop-Click）杂音抑制
- ±8KV HBM ESD
- ±450mA Latch-up

应用

- 手机
- MP3/PMP
- GPS
- 数码相框

概要

AW8733 是第三代 K 类音响功率放大器。在锂电池电压范围内，升压到 6.3V，音量更大。独特的防破音（NCN）功能可根据输出信号的大小自动调整功放的增益，实现更加舒适的听觉感受。在锂电池供电时，即使电池电压不断下降也能持续提供 2.0W 的输出功率。

AW8733 采用一线脉冲方式控制四个工作状态，实现不同增益和 NCN 模式的选择。完善的保护功能有效防止芯片在异常工作状况下损坏；只需极少量的外围应用元件，适合便携产品应用。

AW8733 提供纤小的 3mm×3mm 20-Pin TQFN 封装，占板面积小。额定的工作温度范围为-40℃至 85℃。

引脚分布及标识图

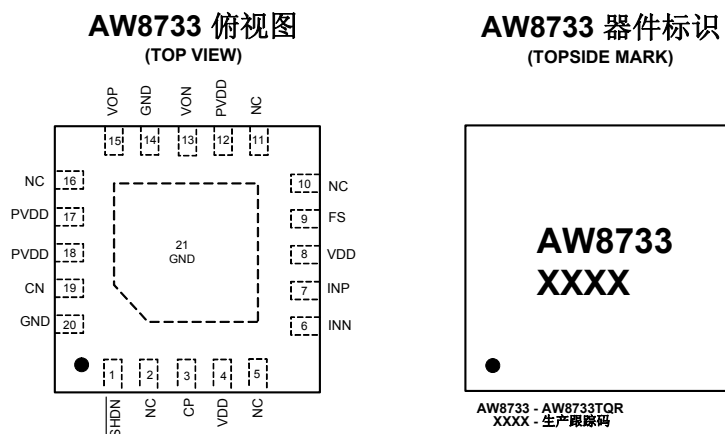


图 1 AW8733 引脚分布及标识图

典型应用图

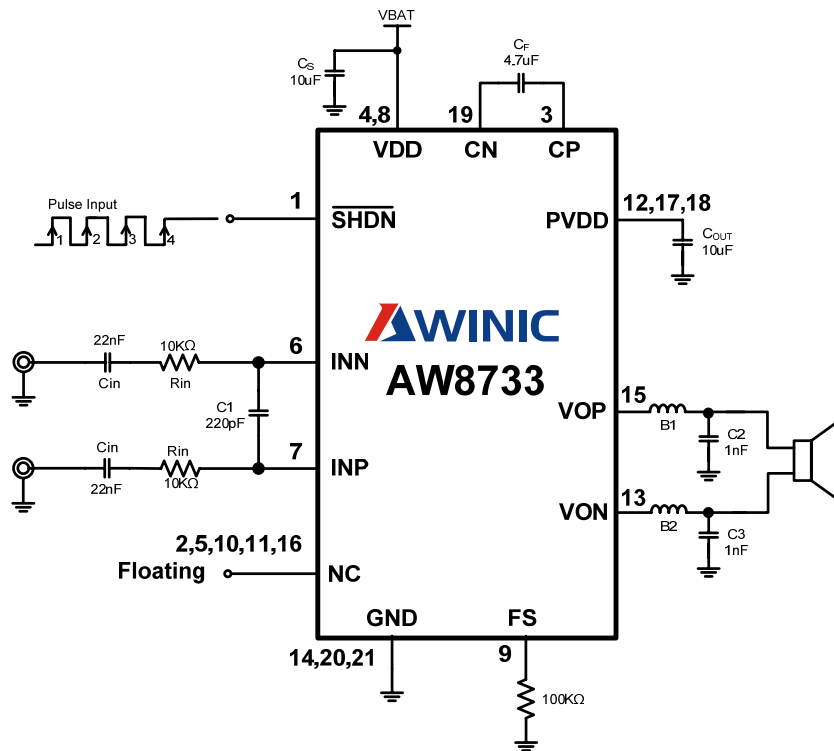


图 2 AW8733 差分输入方式应用图

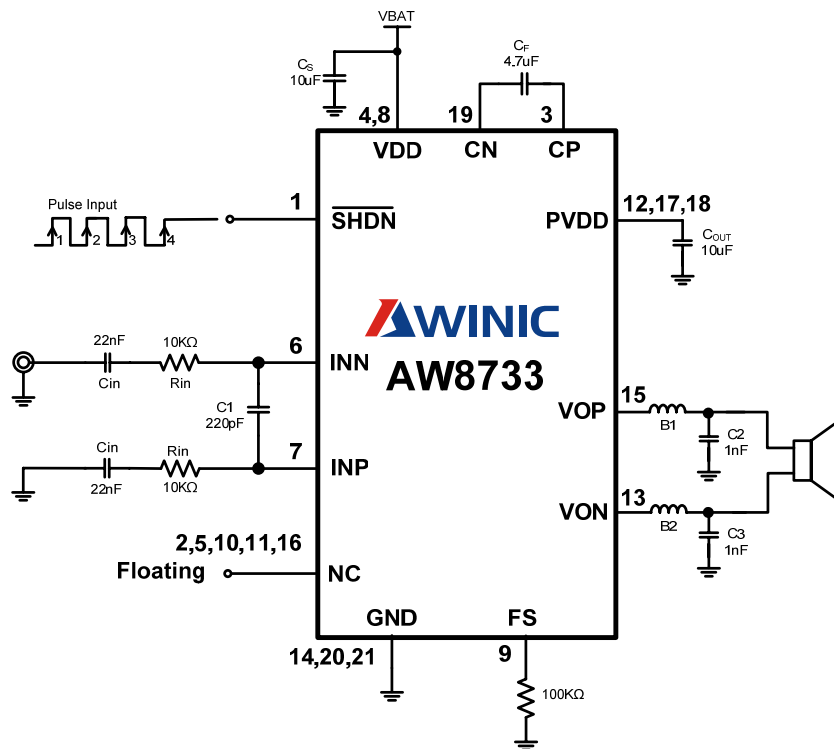


图 3 AW8733 单端输入方式应用图

订购信息

产品型号	工作温度范围	封装形式	器件标记	发货形式
AW8733TQR	-40°C~85°C	3mmX3mm 20-Pin TQFN	AW8733	卷带包装 3000 片/盘

引脚定义及功能(注 1)

序号	符号	描述
1	SHDN	关断引脚，低有效；支持一线脉冲方式控制
2	NC	浮空
3	CP	Flying 电容的正端
4	VDD	电源
5	NC	浮空
6	INN	差分输入的负端
7	INP	差分输入的正端
8	VDD	电源
9	FS	内部测试引脚，接 100K 电阻到地或悬空
10, 11	NC	浮空
12	PVDD	功放的电源引脚
13	VON	功放的负输出端
14	GND	地
15	VOP	功放的正输出端
16	NC	浮空
17	PVDD	功放的电源引脚
18	PVDD	电荷泵的输出引脚
19	CN	Flying 电容的负端
20, 21	GND	地

注1: 2, 5, 10, 11, 16 等 NC 引脚在应用中都必须悬空

绝对最大额定值(注 2)

参数	范围
电源电压 V_{DD}	-0.3V to 7V
INP, INN, $\overline{\text{SHDN}}$ 引脚电压	-0.3V to $V_{DD}+0.3V$
封装热阻 θ_{JA}	48°C/W
环境温度	-40°C to 85°C
最大结温 T_{JMAX}	125°C
存储温度 T_{STG}	-65°C to 150°C
引脚温度 (焊接 10 秒)	260°C
ESD 范围 (注 3)	
HBM (人体静电模式)	±8KV
Latch-up	
测试标准: JEDEC STANDARD NO.78B DECEMBER 2008	+IT: 450mA -IT: -450mA

注2: 如果器件工作条件超过上述各项极限值, 可能对器件造成永久性损坏。上述参数仅仅是工作条件的极限值, 不建议器件工作在推荐条件以外的情况。器件长时间工作在极限工作条件下, 其可靠性及寿命可能受到影响。

注3: HBM 测试方法是存储在一个 100pF 电容上的电荷通过 1.5 KΩ 电阻对引脚放电。测试标准: MIL-STD-883G Method 3015.7

电气特性

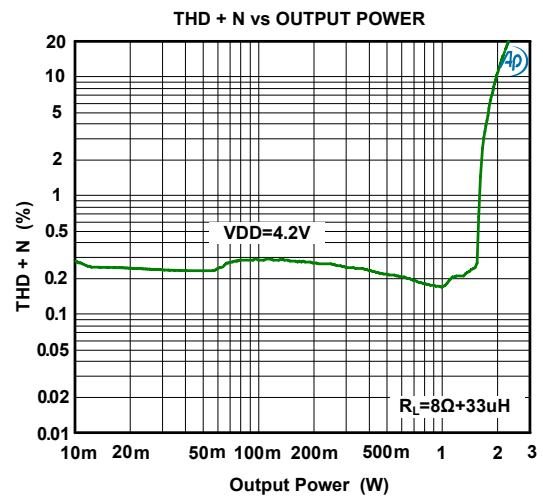
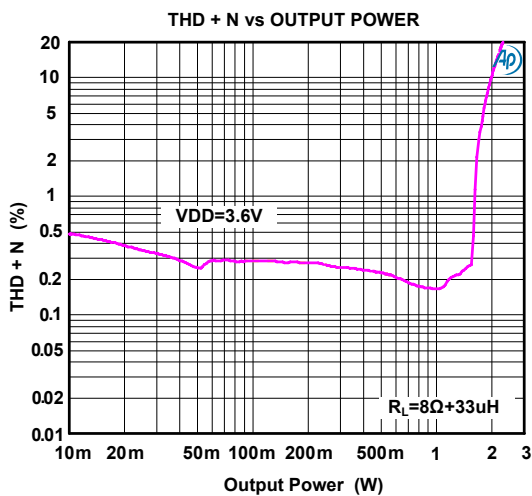
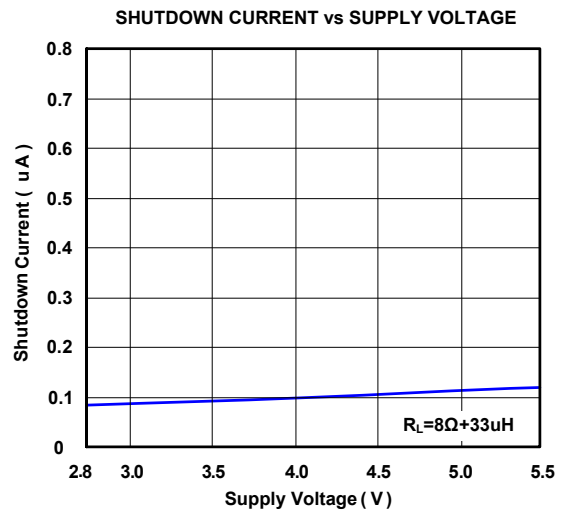
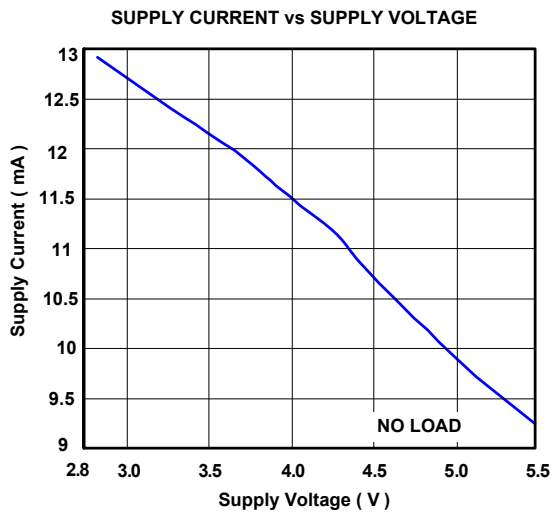
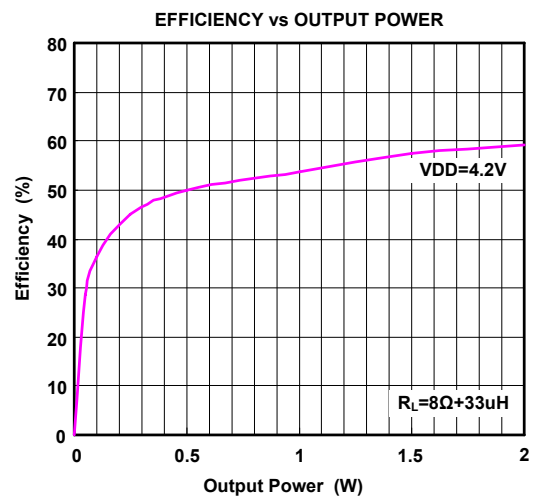
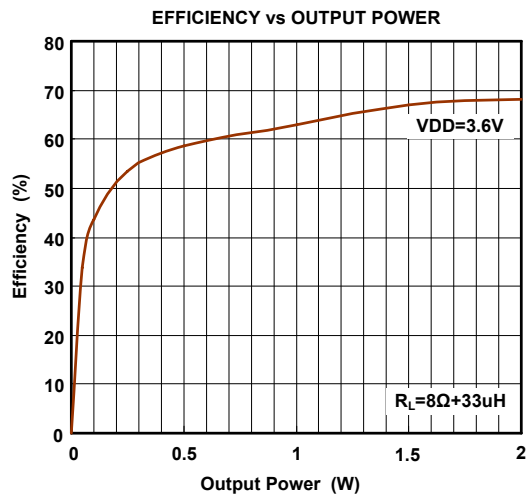
测试条件: TA=25°C, RL=8Ω+33μH, (除非特别说明)

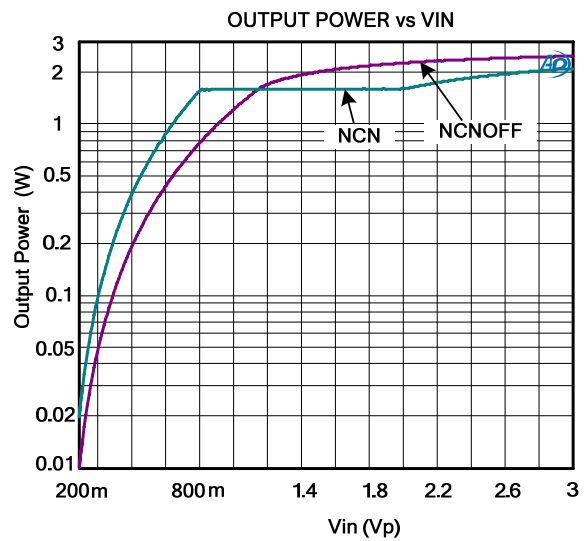
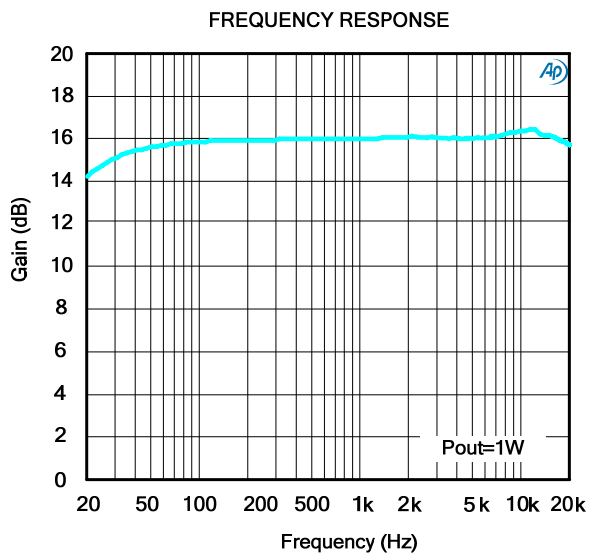
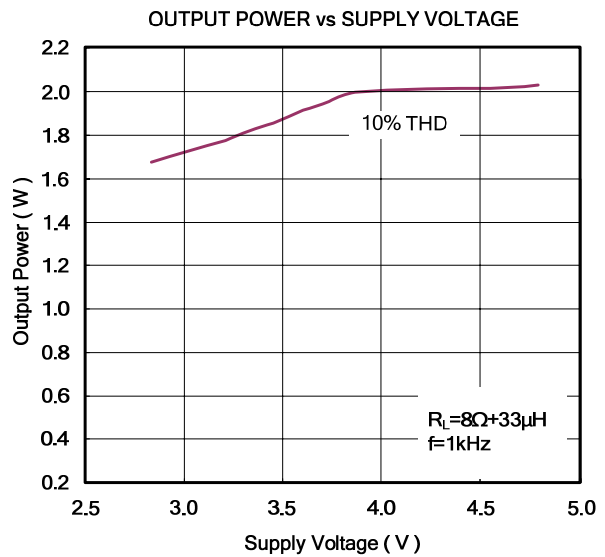
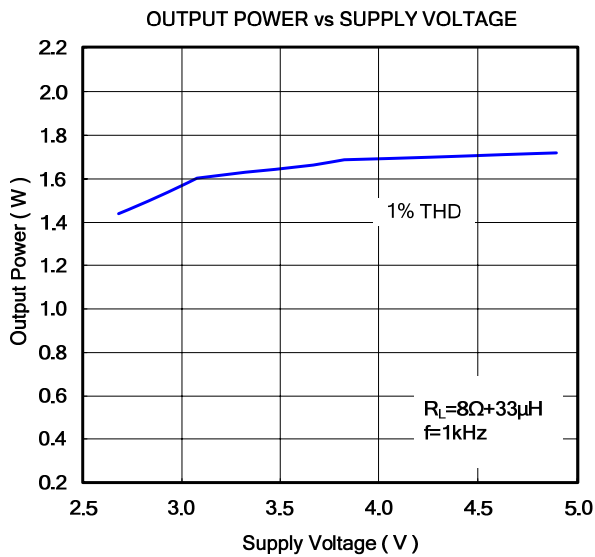
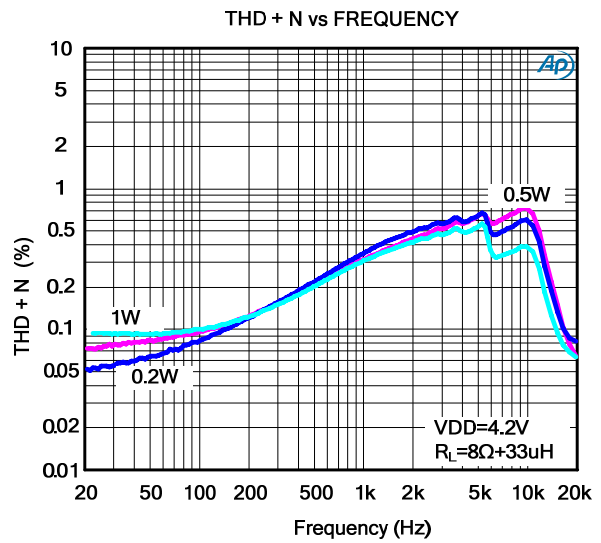
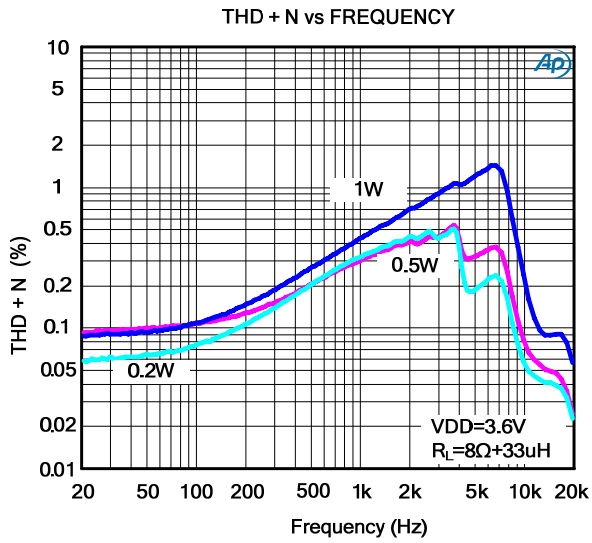
参数		条件	最小	典型	最大	单位
V _{DD}	电源电压		2.8		5.5	V
I _Q	静态电流	V _{DD} =3.6V, RL=8Ω+33μH, 无输入		12		mA
I _{SD}	关断电流	V _{DD} =3.6V, SHDN=0V		0.1	1	μA
V _{IH}	高电平输入电压	SHDN	1.2		V _{DD}	V
V _{IL}	低电平输入电压	SHDN	0		0.35	V
I _{IH}	高电平输入电流	SHDN, V _{DD} =5.5V, V _I =5.8V			100	μA
V _{IL}	低电平输入电流	SHDN, V _{DD} =5.5V, V _I =-0.3V			5	μA
保护温度				150		°C
迟滞温度				20		°C
电荷泵						
PV _{DD}	输出电压	V _{DD} =3.3V to 5.5V, 空载	5.8	6.3	7.0	V
I _{OUT}	最大输出电流				1	A
F ₁	工作频率	V _{DD} =2.8V to 5.5V	480	600	720	KHz
t _{START}	软启动时间	C _{OUT} =10μF		0.5		ms
K类功放						
V _{OS}	失调电压	空载		5	20	mV
R _{IN}	输入电阻	状态 1 和状态 2		30		KΩ
		状态 3 和状态 4		5		KΩ
F ₂	调制频率	V _{DD} =2.8V to 5.5V	240	300	360	KHz
PSRR	电源抑制比	V _{DD} =3.6V, V _{pp,sin} =200mV, f=217Hz		-68		dB
		V _{DD} =3.6V, V _{pp,sin} =200mV, f=1KHz		-65		
T _{ON}	启动时间	V _{DD} =2.8V to 5.5V		35	50	ms
THD+N	总谐波失真+噪声	V _{DD} =3.6V, P _O =0.3W, RL=8Ω+33μH, f=1kHz		0.25		%
		V _{DD} =3.6V, P _O =1W, RL=8Ω+33μH, f=1kHz		0.2		
P _O	输出功率(状态 4)	THD+N=1%, f=1kHz, RL=8Ω+33μH, V _{DD} =4V		1.7		W
		THD+N=10%, f=1kHz, RL=8Ω+33μH, V _{DD} =4V		2.0		

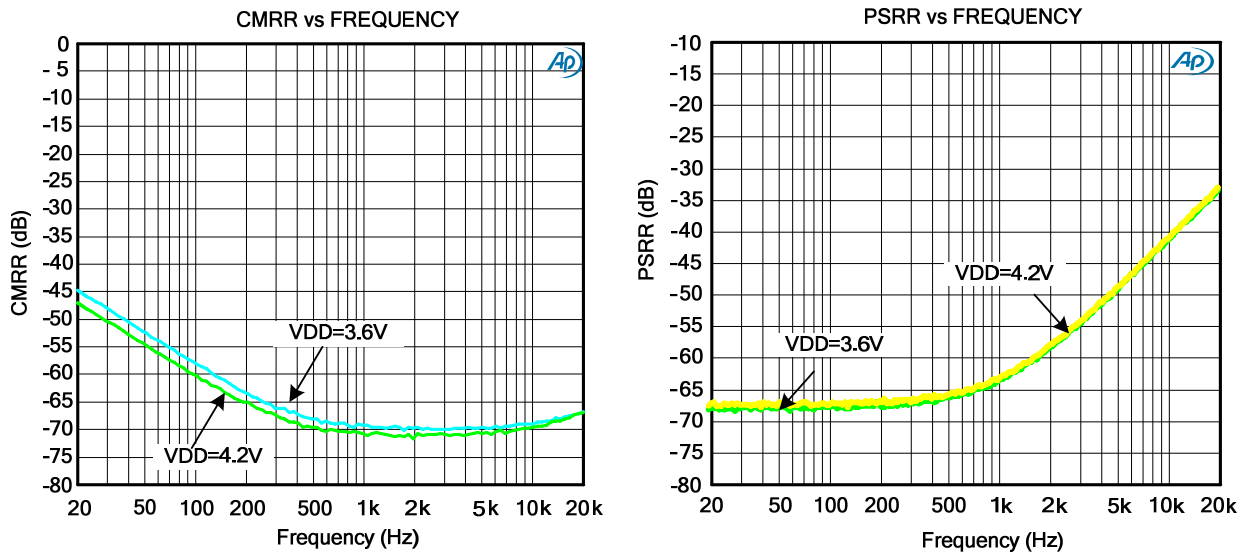
测试条件: TA=25°C (除非特别说明)

参数		条件	最小	典型	最大	单位
NCN						
T _{AT}	Attack time	V _{DD} =3.6V		20		ms
T _{RL}	Release time	V _{DD} =3.6V		1.8		s
A _{MAX}	最大衰减增益			-10		dB
一线模式控制						
T _{HI}	$\overline{\text{SHDN}}$ 高电平持续时间		0.75		10	us
T _{LO}	$\overline{\text{SHDN}}$ 低电平持续时间		0.75		10	us
T _{OFF}	$\overline{\text{SHDN}}$ 关断延迟时间				500	us

典型特性曲线







功能框图

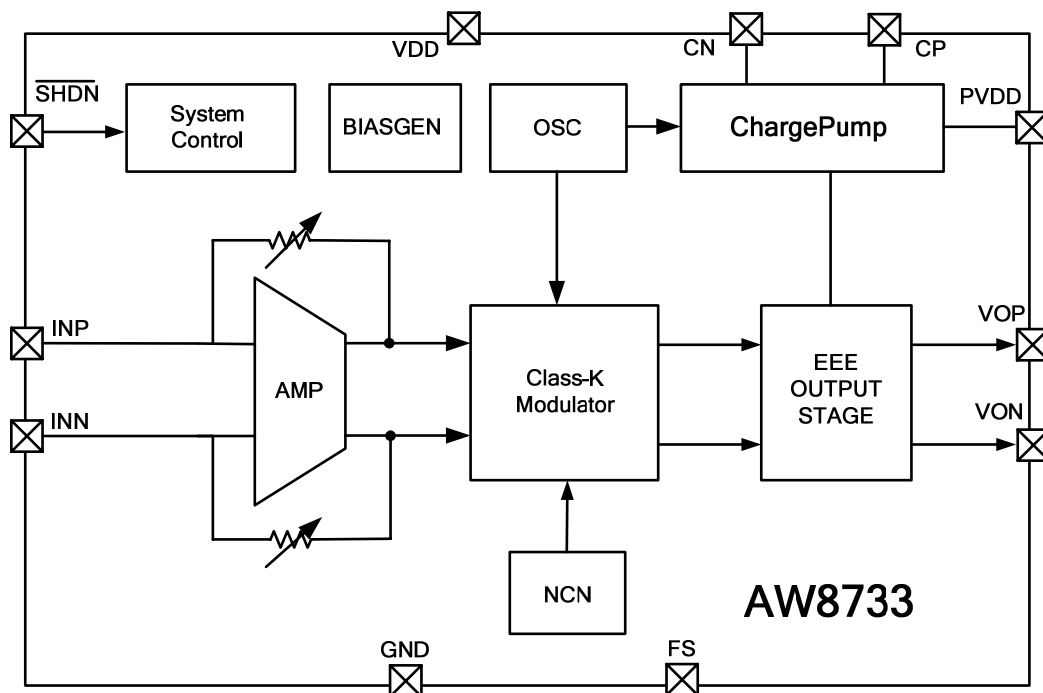


图 4 AW8733 功能框图

工作原理

AW8733 是第三代 K 类音响功率放大器。在锂电池电压范围内，升压到 6.3V，音量更大。独特的防破音（NCN）功能根据输出信号的大小自动调整增益，实现更加舒适的听觉感受。在锂电池供电时，即使电池电压不断下降也能持续提供 2.0W 的输出功率。

AW8733 采用一线脉冲方式控制四个状态，实现不同增益和 NCN 模式的选择。状态 1 的增益为 12dB，没有防破音功能；状态 2 的增益为 16dB，开启防破音功能；状态 3 的增益为 24dB，没有防破音功能；状态 4 的增益为 27.5dB，开启防破音功能。

独特的防破音（NCN）功能根据输出信号的大小自动调整增益，实现更加舒适的听觉感受。

AW8733 具有过温保护功能，当芯片温度大于 150°C 时，芯片会被关断。当芯片温度降至 130°C 后，再恢复工作，有 20°C 的迟滞温度。

完善的故障保护功能有效防止芯片在异常工作状况下损坏；只需少量的外围应用元件，适合便携产品应用。

高效率的电荷泵

为了获得更大的输出功率，AW8733 集成了一个 2 倍电荷泵的电压转换器来提升电源电压。其 PVDD 升压达到 6.3V，提高了 charge pump 的工作效率。2 倍电荷泵需要的外围元件很少，只需一个 4.7uF 的 Flying 电容和一个 10uF 的输出电容。电荷泵具有软启动功能，软启动时间大概 500us 左右，防止芯片启动时从电源吸入过大

的电流导致电源电压的波动。

电荷泵还有限流和碰地保护功能，避免发生故障时损害芯片。

POP-Click 抑制

AW8733 内置专有时序控制电路，实现全面的 POP-Click 抑制，有效地消除了系统在上电、下电、唤醒和关断操作时可能出现的瞬态杂音。

EEE 技术

AW8733 采用创新的 EEE 技术，有效控制输出信号的边沿翻转速度，在全带宽范围内极大地降低 EMI 干扰，完全满足 FCC 的标准要求。

防破音（NCN）功能

音频应用中，输入信号过大或电池电压下降等因素都会导致音频放大器的输出信号发生不希望的破音失真，并且过载的信号会对扬声器造成永久性损伤。AW8733 独特的防破音（NCN）功能可以通过检测放大器输出的破音失真，自动调整系统增益，使得输出音频信号保持圆润光滑，不仅有效地避免了大功率过载输出对喇叭的损坏，同时带来舒适的听音感受。

启动时间（Attack Time）是指从发生破音失真到系统增益调节完成的时间。

释放时间（Release Time）是指从破音失真消失到系统完全退出增益衰减状态的时间。

NCN 启动时间和释放时间如表 1 所示。

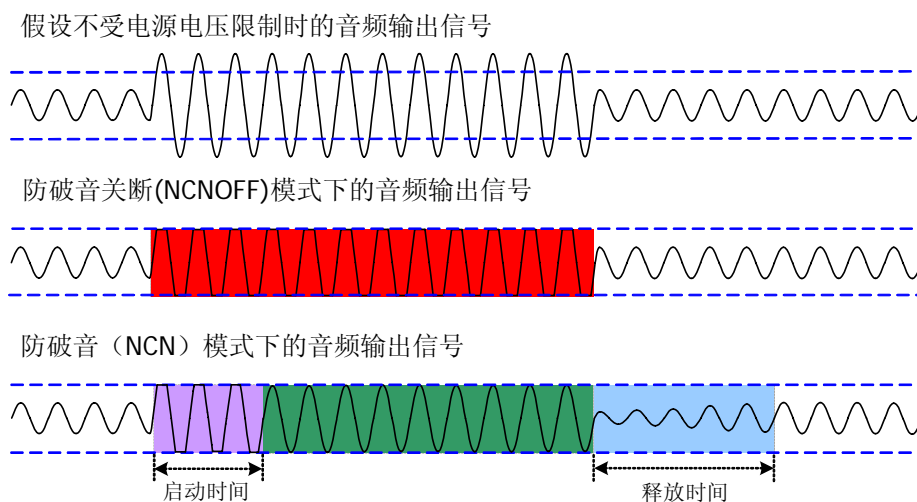


图 5 NCN 功能示意图

工作模式选择

AW8733 通过一线脉冲方式选择工作模式，一线脉冲信号的上升沿个数决定了芯片的工作模式，如图 6 所示。当SHDN引脚的信号直接拉高时，即一个上升沿，芯片启动开始工作， $A_v=4V/V$ ；当SHDN引脚加高→低→高的脉冲信号时，即两个上升沿，芯片进入防破音模式工作并且增益上升到 $A_v=6V/V$ ；当SHDN接收到三个上升沿， $A_v=16V/V$ ，无防破音；SHDN接收到四个上升沿， $A_v=24V/V$ ，开启防破音功能。AW8733 的一线脉冲采用循环方式控制，也就是说，如果SHDN接收到五个上升沿，会进入第一个工作状态，接收

到六个上升沿，会进入第二个工作状态，依此类推。

建议 AW8733 工作在第四个状态，进入第四个状态的控制信号如下图：



当SHDN引脚的控制信号拉低并至少持续 500us，芯片进入关断模式，关断模式下的功耗极低，电源电流低至 0.1uA 以下。一线脉冲信号的时序图如图 7 所示：其中 T_{HI} 指脉冲的高电平宽度，推荐值：2us； T_{LO} 指脉冲的低电平宽度，推荐值：2us； T_{OFF} 指芯片进入关断模式所需的低电平时间。

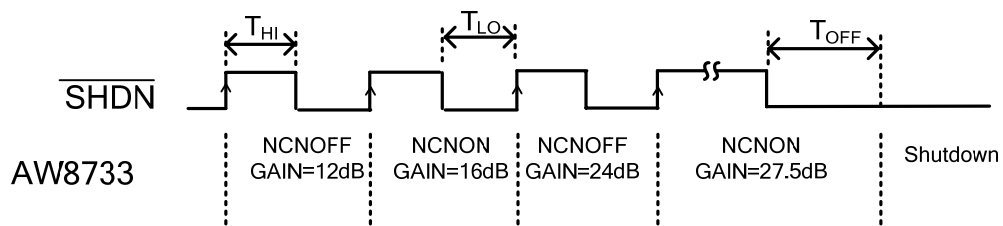


图 6 一线脉冲控制对应的工作模式

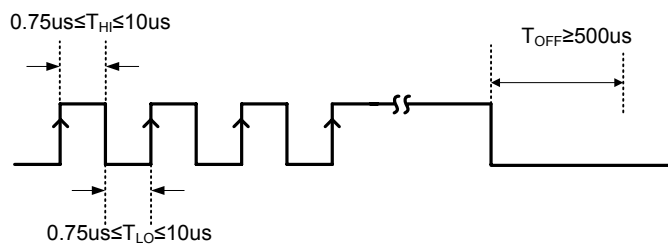


图 7 一线脉冲信号的时序图

针对SHDN引脚的特殊性，AW8733 内置了 Deglitch 电路，可以消除SHDN引脚上宽度小于 150ns 的高低电平毛刺，有效避免由于毛刺导致芯片工作模式错误。

增益设置

为了简化设计 AW8733 内部集成了反馈电阻和部分输入电阻，假设外围输入电阻 $R_{in}=10K$ ，则

状态 1: $A_v=160K / (30K+R_{in})=4V/V$

状态 2: $A_v=240K / (30K+R_{in})=6V/V$

状态 3: $A_v=240K / (5K+R_{in})=16V/V$

状态 4: $A_v=360K / (5K+R_{in})=24V/V$

保护电路

当芯片输出引脚 VON 或 VOP 与电源或地短路，或者输出之间短路时，短路保护电路会关断芯片以防止芯片被损坏。短路故障消除后，AW8733 自动恢复工作，无需重新启动。

应用信息

电源去耦电容

为了获得最优的性能，良好的电源去耦都是必不可少的。建议用 10uF，低 ESR 的 X7R 或 X5R 陶瓷电容，且去耦电容尽量靠近芯片电源引脚放置。

电荷泵的输出电容

输出电容 C_{OUT} 的容值和 ESR 直接影响电荷泵输出电压的纹波，从而影响功放的性能。选用容值 10uF，ESR 较小的 X7R 或 X5R 陶瓷电容可以大大减低电压纹波。由于电容的封装尺寸和直流偏置电压会影响电容容值。封装尺寸越大，额定耐压越高，电容损失的容值越小。所以建议选用尺寸是 0805，额定耐压在 10V 左右的电容。

输入滤波器

音频信号通过隔直电容输入到 AW8733 的 INP 与 INN。输入电容与输入电阻构成一个高通滤波器(HPF)。

在前两种工作模式，HPF 的截止频率为

$$f=1/(2\pi*C_{in}*(R_{in}+30K)),$$

在后两种工作模式，HPF 的截止频率为

$$f=1/(2\pi*C_{in}*(R_{in} + 5K)).$$

应用中选用较小的 C_{in} 电容有助于滤除从输入端耦合进入的 217Hz 噪声。两个输入电容之间良好的匹配对提升芯片整体性能及抑制噼噍-咕嗒声都有帮助。

电荷泵的 Flying 电容

Flying 电容的大小直接影响电荷泵的负载调整率和输出驱动能力，Flying 电容越大，负载调整能力越强，驱动能力也越强。建议使用容值为 4.7uF，ESR 较小的 X7R 或 X5R 陶瓷电容。

磁珠与电容

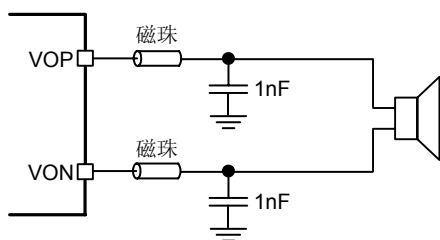


图 8 磁珠与电容

AW8733 在没有磁珠、电容的情况下，仍可满足 FCC 标准要求。在输出音频线过长或器件布局靠近 EMI 敏感设备时，建议使用磁珠、电容。磁珠及电容要尽量靠近芯片放置。

PCB 设计考虑

为了充分发挥 AW8733 的性能，PCB 的布局布线必须要仔细考虑，设计过程中应遵循以下原则：

1：尽量单独走一条短而粗电源线给 AW8733，推荐铜线宽度大于 0.75mm。去耦电容尽量靠近电源引脚放置。

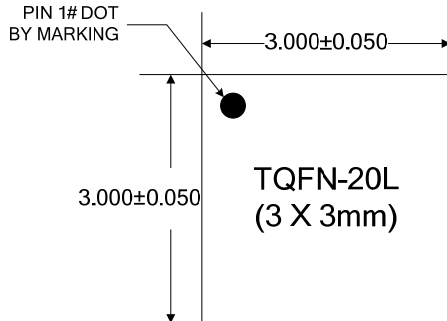
2：Flying 电容尽量靠近 AW8733 的 CN 和 CP 引脚放置，输出电容 C_{OUT} 靠近 PVDD 引脚放置，且电容到芯片引脚的连线尽量短而粗。

3：AW8733 的输入电容和输入电阻要尽量靠近芯片的 INN 和 INP 引脚放置，且输入线要平行走线抑制噪声耦合。

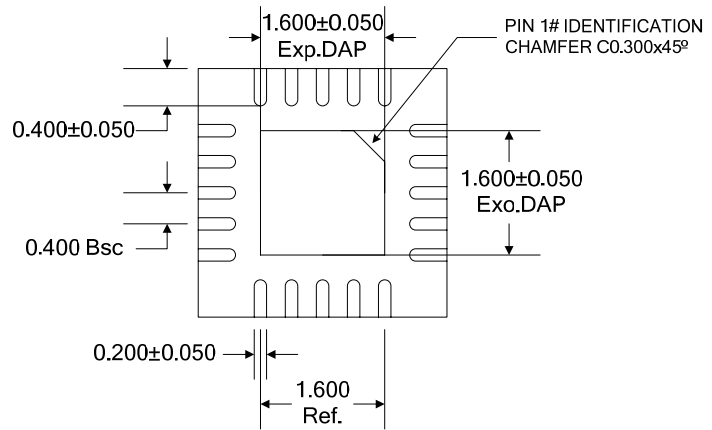
4：磁珠和电容靠近芯片的 VON 和 VOP 引脚放置，芯片到喇叭的输出线要尽量短而粗，推荐的铜线宽度为 0.5mm。

5：为了获得良好的散热性能，AW8733 的散热片和 GND 引脚要直接连到大面积的铺地层，散热片还要通过通孔连到中间地层。

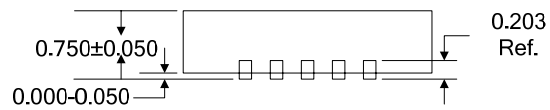
封装描述



TOP VIEW



BOTTOM VIEW



SIDE VIEW

声明：上海艾为电子技术有限公司不对本公司产品以外的任何电路使用负责，也不提供其专利许可。上海艾为电子技术有限公司保留在任何时间、没有任何通报的前提下修改产品资料和规格的权利。